PROYECTO: CREACIÓN DE UN INTERFACE GRÁFICO PARA EL SIMULADOR DIGITAL SDLC++

El simulador lógico SDLC++ utiliza una biblioteca de componentes digitales lógicos escrita en C++ y una filosofía de diseño específica, para describir el comportamiento (aproximado) de circuitos digitales[1]. Actualmente, la salida típica de un programa de simulación escrito usando SDLC++ es un fichero ASCII donde se presentan las diferentes señales lógicas presentes en los circuitos digitales simulados[2]. El análisis visual de las simulaciones (especialmente el de las largas) es complicado sino se dispone de una herramienta que simplifique el proceso, que actualmente se realiza usando `gnuplot`.

El objetivo del proyecto es la creación de de dicha herramienta de visualización. Las especificaciones básicas de ésta son:

1. Permitir la visualización simultánea de tantas señales lógicas como se necesario.

2. Permitir tanto la visualización global de la señal, como la detallada, incluso a nivel de iteración del simulador.

La figura 1 presenta un borrador de lo que podría ser la apariencia de la herramienta a desarrollar, que podría implementarse en cualquier lenguaje de programación suficientemente portable (Java, TclTk, C, ...), con el objetivo de correr en cualquier plataforma.

Este documento se almacena en la dirección de URL[3]. Interesados en el tema, contactar con el profesor Vicente González Ruiz, despacho 1.53, edificio de Matemáticas e Informática. También es posible escribir a la dirección de correo electrónico `vruiz@gogh.ualm.es`.

---

[1] http://gogh.ualm.es/vruiz/investigacion/simulacion_circuitos/seminario_SDLC++

[2] Ver la referencia anteriormente indicada para más información.

[3] http://gogh.ualm.es/vruiz/proyectos/visualizador_SDLC++

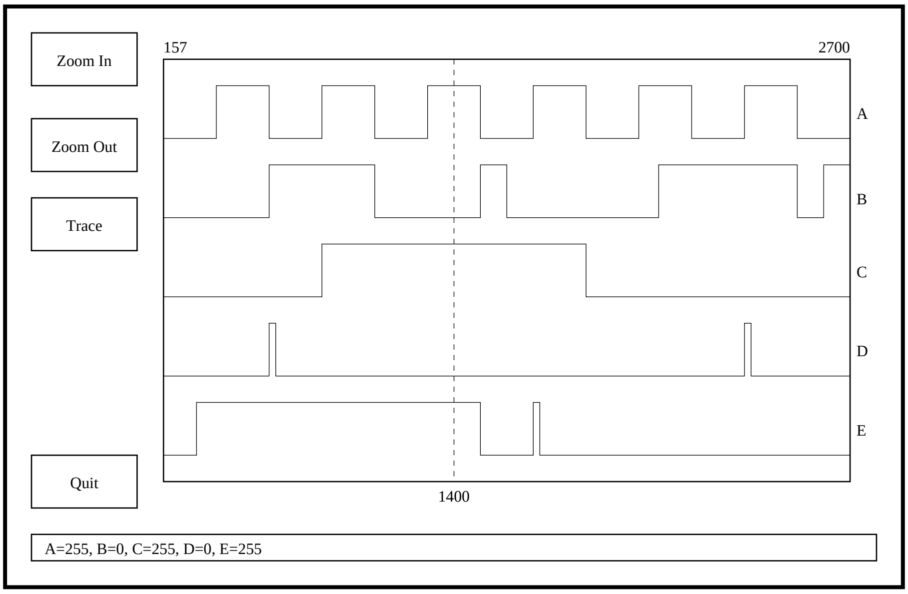

Figura 1: Ejemplo de la apariencia del visualizador.